

Интерфейсы датчиков для систем на кристалле

Олег Дворников, Владимир Чеховский, Валентин Дятлов (Беларусь), Николай Прокопенко (Россия)

Рассмотрены особенности схемотехники и применения микроэлектронных интерфейсов, осуществляющих первичное преобразование и усиление сигналов чувствительных элементов датчиков физических величин.

ВВЕДЕНИЕ

Основным направлением миниатюризации радиоэлектронной аппаратуры является создание систем на кристалле (СнК) и систем в корпусе (СвК). СнК представляет собой сложное микроэлектронное устройство, обычно содержащее на одном полупроводниковом кристалле программируемые процессорные ядра, блоки программируемой логики, память, периферийные устройства, аналоговые компоненты и различные интерфейсные схемы. Главным преимуществом СнК является минимальная стоимость выполняемой функции при больших объёмах выпуска изделий.

Сложность проектирования СнК и невозможность обеспечения, в ряде случаев, требуемого уровня характеристик аналоговых блоков привела к появлению СвК, которые содержат несколько кристаллов внутри одного корпуса. Кристаллы располагаются на одном уровне или один над другим, дополняются пассивными или иными необходимыми компонентами и образуют интегрированные модули в одном корпусе, осуществляющие полноценное функционирование конечного электронного устройства.

Широкая номенклатура современных датчиков, различие их принципов действия, параметров и режимов эксплуатации, удалённое размещение чувствительных элементов обуславливают небольшую потребность в интерфейсных устройствах для конкретного типа датчиков и затрудняют выбор между реализацией микросхем в виде СнК или СвК.

Целью настоящей статьи является анализ схемотехники и параметров аналоговых интерфейсов датчиков, разработанных для применения в СнК.

УНИВЕРСАЛЬНЫЙ ИНТЕРФЕЙС ДЛЯ МИКРОСЕНСОРОВ

Микросхема, названная UMSI (Universal Micro-Sensor Interface) [1, 2], содержит источник опорного напряжения (ИОН), устройства обработки сигнала, управления и передачи информации, предназначенные для согласования с цифровыми системами различных ёмкостных и резистивных чувствительных элементов, датчиков с выходным сигналом в виде напряжения и датчиков с выходными цифровыми сигналами. ИС обеспечивает возможность программного изменения в режиме реального времени многих характеристик, в том числе конфигурации системы, коэффициента преобразования и уровня постоянного выходного сигнала. Кроме того, эта микросхема, изготовленная по технологическому маршруту КМОП с проектной нормой 0,5 мкм, содержит датчик температуры, последовательный интерфейс, типовые устройства цифрового ввода/вывода и блок управления прерываниями.

Аналоговая часть микросхемы UMSI, показанная на рисунке 1, включает:

- канал обработки сигнала ёмкостного чувствительного элемента (capacitive sensor read-out), выполненный на переключаемых конденсаторах с программируемыми на кристалле опорными конденсаторами;
- канал обработки сигнала резистивного чувствительного элемента (resistive sensor readout), конфигурируемый для работы с мостовыми схемами с одним или двумя выходами и имеющий расположенные на кристалле опорные резисторы;
- канал обработки сигнала датчика с выходным напряжением (voltage readout), состоящий из аттенюатора и повторителя напряжения.

Каждый из измерительных каналов соединён с усилителем с программируемым усилением (programmable gain amplifier, PGA) и устройством выборки/хранения (УВХ). ИС также включает 6-разрядный цифроаналоговый преобразователь ЦАП1, формирующий опорное напряжение для управления усилением PGA, 6-разрядный ЦАП2 для самотестирования, ИОН с выходным напряжением 1,5 В. Для минимизации рассеиваемой мощности в микросхеме применены два типа шин питания: постоянная и коммутируемая.

Большая часть блоков соединена с коммутируемой шиной питания и только некоторые малопотребляющие цифровые блоки (обнаружения прерываний) – с постоянной. Кроме того, цифровая и аналоговая части имеют отдельные шины питания. Для питания аналоговой части применены две шины: одна для схемы обработки сигналов ёмкостных датчиков, PGA, УВХ, ЦАП1 и генератора тактовых сигналов, а другая – для канала обработки сигналов резистивных датчиков, датчиков с выходным сигналом в виде напряжения и ЦАП2. Для уменьшения взаимодействия через подложку аналоговая и цифровая части отделены на кристалле, а чувствительные аналоговые схемы окружены низкоомным контактом на подложку.

Благодаря входному аналоговому мультиплексу к ИС могут быть подключены до 8 ёмкостных или резистивных чувствительных элементов, или датчиков с выходным напряжением.

Канал обработки сигнала ёмкостного чувствительного элемента, совмещённый с PGA и УВХ, показан на рисунке 2, где C_s – ёмкость датчика, C_{REF} – ёмкость опорного конденсатора, которая устанавливается программным путём. Заметим, что источники опорного напряжения V_{REF} , V_{AREF} необходимы при однополярном напряжении питания для установления режима работы входных каскадов операционных усилителей (ОУ) по постоянному сигналу, а сами источники V_{REF} , V_{AREF}

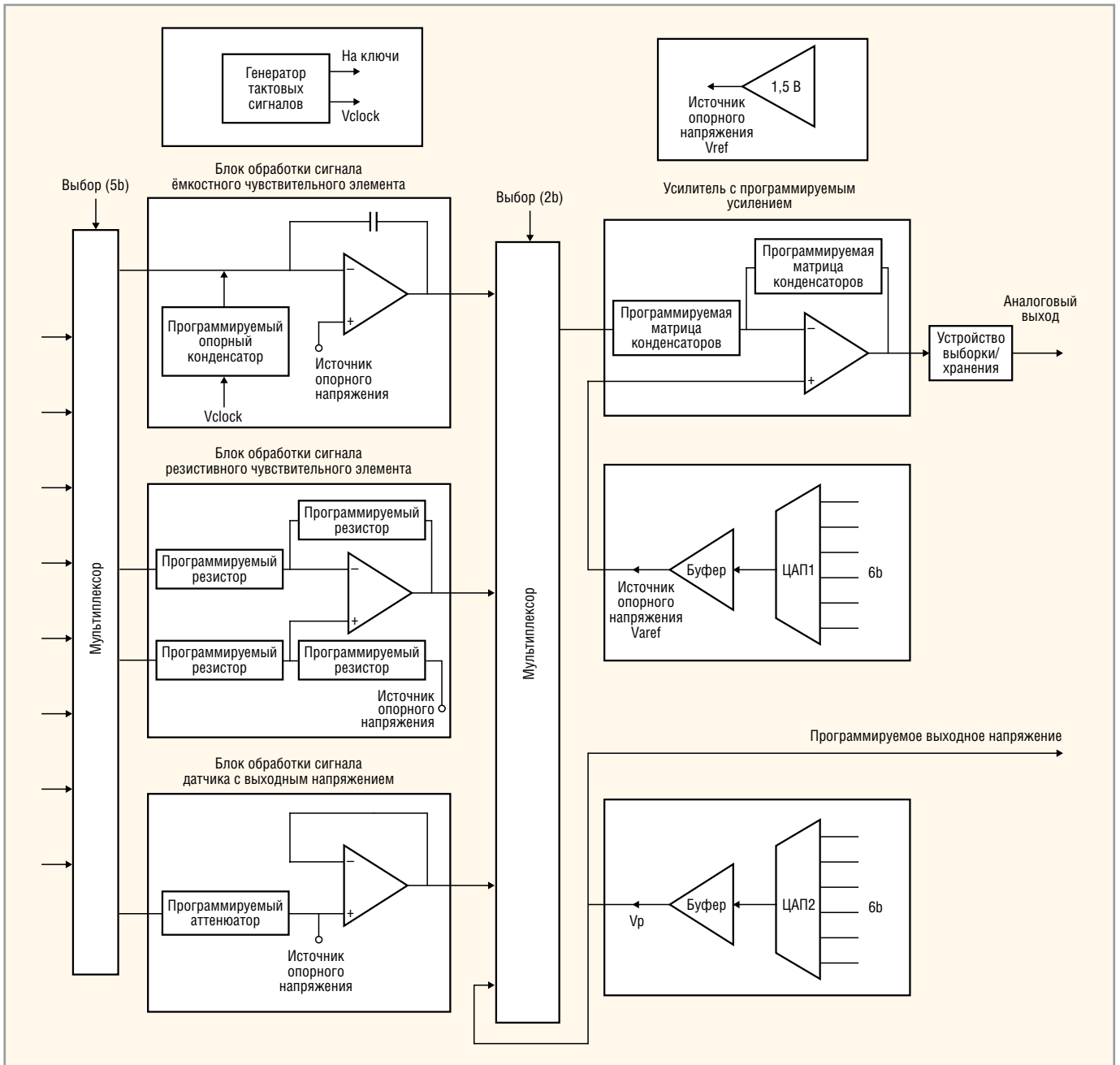


Рис. 1. Структурная схема аналогового интерфейса микросхемы универсального интерфейса для микросенсоров (UMSI)

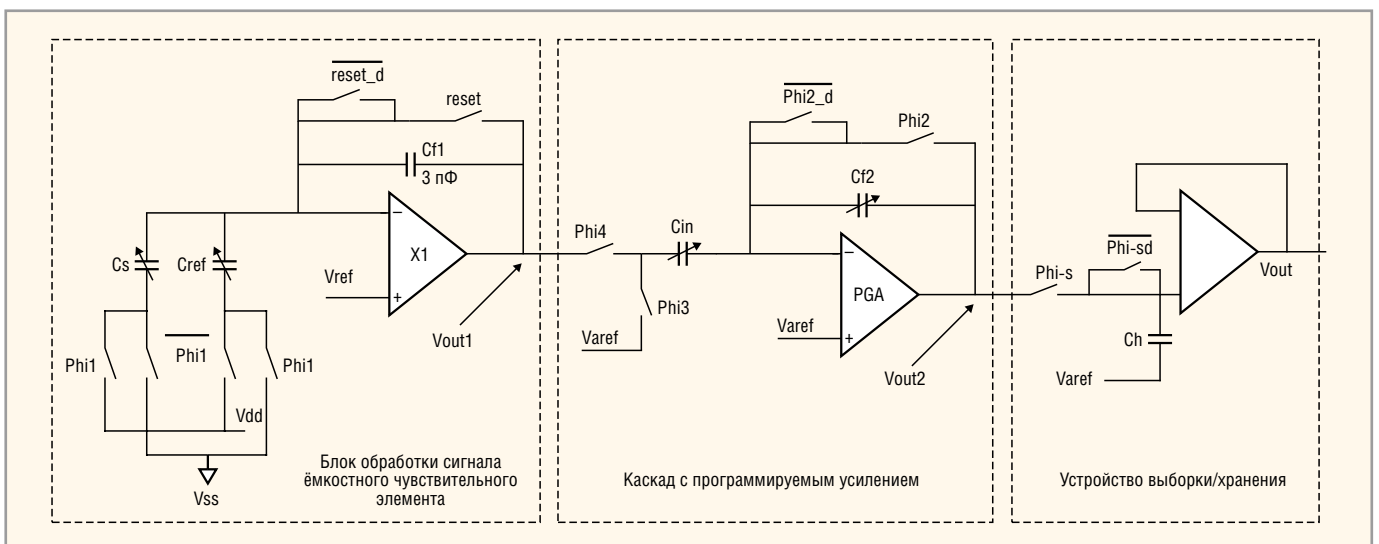


Рис. 2. Упрощённая схема канала, включающего обработку сигнала ёмкостного чувствительного элемента, усилитель с программируемым усилением и устройство выборки/хранения UMSI

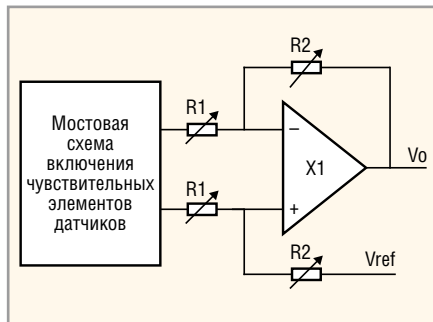


Рис. 3. Упрощённая схема обработки сигнала мостового соединения резистивных чувствительных элементов

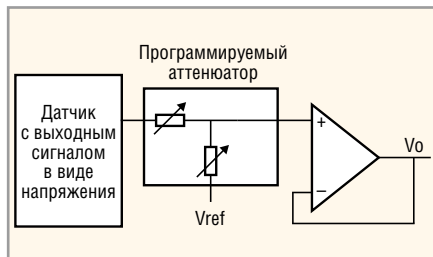


Рис. 4. Упрощённая схема подключения к датчику с выходным сигналом в виде напряжения

должны быть малошумящими, так как их шум поступает непосредственно на входы ОУ.

Когда потенциал phi_1 высокий, ключи phi_1 и $reset$ интегратора заряда (X_1, C_{F1}) замкнуты (ключи phi_1 – разомкнуты) и конденсатор C_s заряжается через выход интегратора до величины $C_s(V_{REF} - V_{DD})$, а конденсатор C_{REF} заряжается до $C_{REF}(V_{REF} - V_{SS})$. Когда потенциал phi_1 низкий, заряд C_s изменяется до $C_s(V_{REF} - V_{SS})$, а C_{REF} – до $C_{REF}(V_{REF} - V_{DD})$. Изменение заряда $(C_s - C_{REF})(V_{DD} - V_{SS})$ в этих цепях происходит благодаря передаче заряда с выхода интегратора через конденсатор обратной связи C_{F1} и изменению выходного напряжения интегратора V_{OUT1} до величины [1]

$$V_{OUT1} = V_{REF} + (V_{DD} - V_{SS}) \frac{C_s - C_{REF}}{C_{F1}} \quad (1)$$

Таким образом, выходное напряжение интегратора X_1, C_{F1} пропорционально разности между ёмкостью датчика C_s и ёмкостью опорного конденсатора C_{REF} и слабо зависит от входной и паразитной ёмкости интегратора заряда. Позже, когда потенциал phi_2 становится высоким, выходное напряжение PGA (V_{OUT2}) устанавливается на уровне V_{AREF} , а затем программируемый конденсатор C_{IN} заряжается до $C_{IN}(V_{OUT1} - V_{AREF})$ через выход интегратора заряда.

Работа PGA идентична работе интегратора. Фазы тактовых сигналов phi_3, phi_4 имеют небольшую задержку относительно phi_1, phi_2 . После того как потенциал phi_3 становится высоким (phi_3 – замкнут), падение напряжения на C_{IN} изменяется до нуля за счёт передачи заряда с выхода PGA через конденсатор C_{F2} , и, следовательно, изменение заряда на C_{IN} составляет $C_{IN}(V_{OUT1} - V_{AREF})$. Коэффициент усиления PGA определяется отношением ёмкостей входного конденсатора C_{IN} и конденсатора обратной связи C_{F2} , поэтому выходное напряжение равно

$$V_{OUT2} = V_{AREF} + (V_{OUT1} - V_{AREF}) \frac{C_{IN}}{C_{F2}} \quad (2)$$

Далее, в течение фазы тактовых сигналов phi_4 , выходное напряжение PGA сохраняется на конденсаторе C_H блока УВХ. «Фиктивные» ключи, управляемые тактовыми сигналами $reset_d, phi2_d, phi_sd$, применены для уменьшения коммутационных помех.

Обработку сигналов мостового соединения резистивных чувствительных элементов (resistive sensor bridge) и датчика с выходным сигналом в виде напряжения (voltage sensor) иллюстрируют рисунки 3 и 4. Выходное напряжение резистивного моста (см. рис. 3) поступает на вход

дифференциального усилителя, коэффициент передачи которого определяется отношением сопротивлений резисторов R_2/R_1 . Сопротивления R_2 и R_1 изменяются программным путём в пределах 4 и 2 разрядов. Для точной обработки сигналов усилитель X_1 должен обладать большим коэффициентом усиления при разомкнутой обратной связи, широким диапазоном допустимого выходного напряжения и высокой нагрузочной способностью.

Схема подключения (см. рис. 4) к датчику с выходным сигналом в виде напряжения содержит программируемый в пределах 6 разрядов аттенюатор (programmable attenuator) и ОУ, работающий в режиме неинвертирующего повторителя напряжения. Особенности аналогового интерфейса микросхемы UMSI обобщены в таблице 1.

ИС группового интерфейса для ёмкостных датчиков

Микросхема интерфейса для ёмкостных чувствительных элементов (ICS, interface for capacitive sensors) «интеллектуальных» микросистем [3], выполненная на переключаемых конденсаторах, позволяет программировать параметры с помощью внешнего микроконтроллера, осуществлять самотестирование, а также регистрировать температуру с помощью встроенного датчика. ИС изготовлена по типовому КМОП технологическому маршруту с одним уровнем металлизации и двумя уровнями поликремния, потребляет около 2,2 мВт при однополярном напряжении питания 5 В и позволяет регистрировать изменение входной ёмкости с разрешением 1,0 фФ. Структурная схема ICS показана на рисунке 5.

Канал обработки сигнала идентичен рисунку 2 и включает малошумящий интегратор, регистрирующий разность зарядов на ёмкостном чувствительном элементе и опорном конденсаторе, PGA и УВХ. Допустимо программное подключение внешнего опорного конденсатора или одного из трёх внутренних конденсаторов. Ёмкость внутренних опорных конденсаторов может быть подстроена с помощью лазера в диапазоне от 0,15 до 8 пФ с шагом 0,15 пФ. Коэффициент усиления PGA выбирается программным способом из

Таблица 1. Особенности программируемых блоков микросхемы UMSI

Наименование блоков и параметров		Диапазон изменения/значение
Количество аналоговых входов		8 входов, переключаемых на один канал обработки
Аналоговый выход		на 6-разрядный ЦАП
PGA	усиление	8 разрядов (от 0,03 до 31,75)
	управление опорным напряжением	от 6-разрядного ЦАП
	самотестирование	от 6-разрядного ЦАП
Опорные конденсаторы (CREF на рисунке 2)		8 разрядов (от 50 фФ до 6,4 пФ)
Опорные резисторы (R2 и R1 на рисунке 3)		6 разрядов (от 3,75 до 30 кОм)
Коэффициент передачи аттенюатора		6 разрядов (от 0,125 до 0,875)
Разрешающая способность по ёмкости		0,5 мВ/фФ при единичном усилении
Разрешающая способность по сопротивлению		0,44 мВ/Ом при единичном усилении
Рассеиваемая мощность		от 20 мкВт до 13,5 мВт

предварительно установленных значений, которые могут быть изменены лазерной подгонкой ёмкости конденсатора обратной связи в интеграторе заряда (C_{F1} на рис. 2). Совместно лазерная и программная подстройки параметров позволяют варьировать чувствительность канала в пределах от 0,23 до 73,5 мВ/фФ, что соответствует эквивалентному изменению усиления от 1 до 312 В/В. Для самотестирования и самокалибровки микросхемы применяется встроенный 3-разрядный ЦАП. На рисунках 6 и 7 изображены ОУ, применяемый в интеграторе заряда, и 3-разрядный ЦАП для самотестирования микросхемы.

Операционный усилитель разработан с учётом обеспечения малых шумов и рассеиваемой мощности, большого коэффициента ослабления синфазного сигнала (КОСС) на высокой частоте и возможности работы на ёмкостную нагрузку. Транзисторы М1–М5 (см. рис. 6) образуют дифференциальный каскад, а р-канальные транзисторы М1, М2 с большим отношением ширины затвора к его длине (W/L) применены для уменьшения шума, который, в данной схеме, в основном определяется крутизной входных транзисторов. Высокое значение усиления без обратной связи обеспечивает выходной каскад М8–М11 с каскодно соединёнными МОП-транзисторами. Главный полюс разомкнутого ОУ определяется нагрузочным конденсатором, подключаемым к узлу OUT, что позволяет отказаться от дополнительных корректирующих цепей. Ёмкость нагрузки может изменяться в широком диапазоне, не вызывая самовозбуждения ОУ, при этом она эффективно перезаряжается выходным каскадом. ОУ потребляет менее

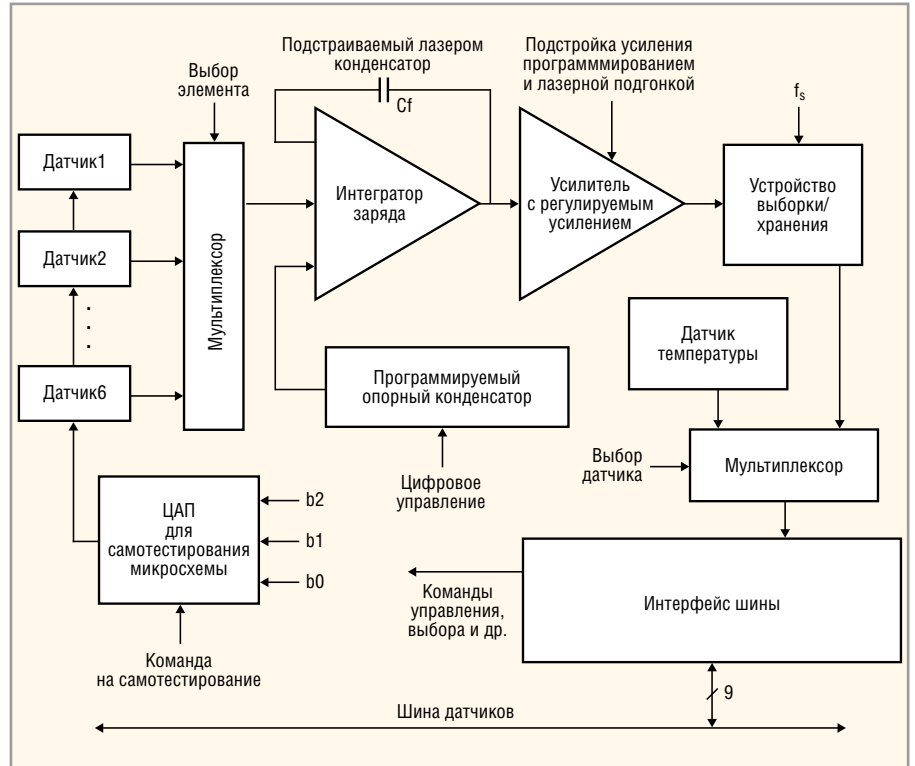


Рис. 5. Структурная схема микросхемы интерфейса ёмкостных чувствительных элементов (ICS)

420 мВт при напряжении питания 5 В и скорости нарастания выходного напряжения около 1 В/мс на ёмкостной нагрузке 50 пФ.

Цифроаналоговый преобразователь для самотестирования (см. рис. 7) состоит из трёх программно подключаемых источников тока МР0–МР3, задающих напряжение на поликремниевом нагрузочном резисторе R. Напряжение с нагрузочного резистора R через повторитель поступает на выходную площадку (output pad), а также модулирует амплитуду тактовых импульсов, которые управляют ёмкостным чувствительным элементом и опорным конденсатором. Основные параметры микросхемы ICS приведены в таблице 2.

ИС КОНФИГУРИРУЕМОГО ИНТЕРФЕЙСА ДЛЯ СИСТЕМ С РАЗЛИЧНЫМИ ЧУВСТВИТЕЛЬНЫМИ ЭЛЕМЕНТАМИ

Микросхема интерфейса MSIC (Multi-Sensor Interface Circuit) [4] разработана для обработки сигналов до 8 резистивных или ёмкостных чувствительных элементов с помощью совместно используемых конфигурируемых блоков. В микросхеме применён несбалансированный мост (non-balanced bridge), адаптированный для работы как с резистивными, так и ёмкостными чувствительными элементами, что позволило отказаться от подстройки внутрикристалльных компонентов для балансировки

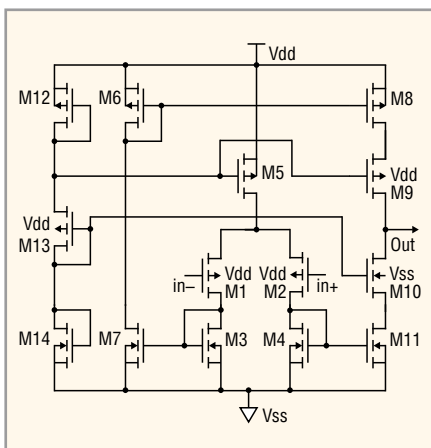


Рис. 6. Схема малошумящего ОУ микросхемы ICS

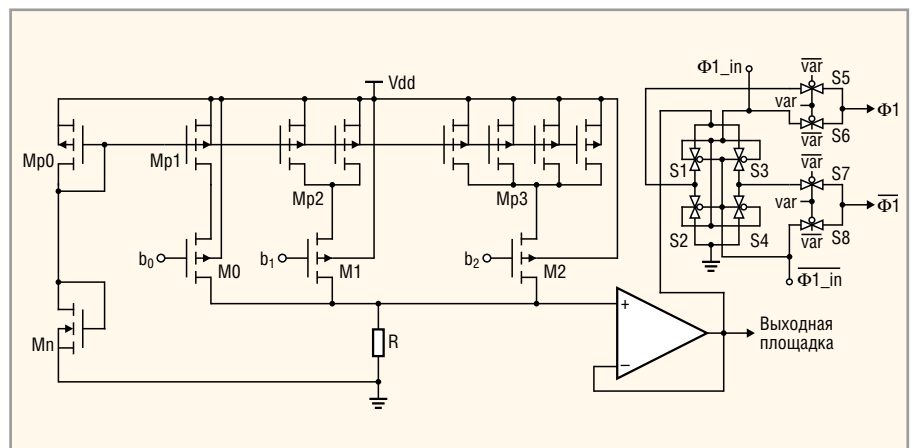


Рис. 7. Схема ЦАП для самотестирования микросхемы ICS

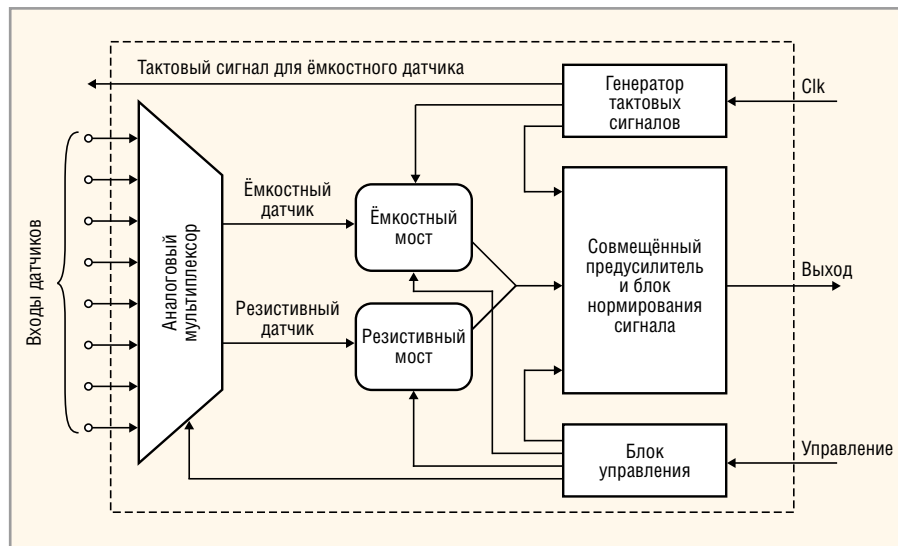


Рис. 8. Структурная схема микросхемы MSIC (многосенсорного интерфейса)

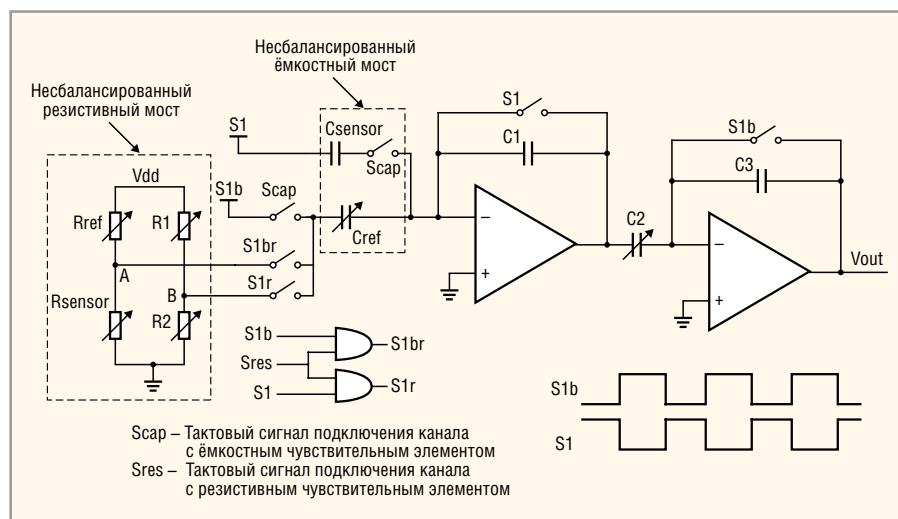


Рис. 9. Упрощённая схема канала, включающего устройство обработки сигнала ёмкостного и резистивного чувствительных элементов и каскад с программируемым усилением

моста. Совместно используемые предварительный усилитель, PGA и каскады обработки сигналов выполнены на переключаемых конденсаторах. Функция выборки/хранения реализована с помощью генератора тактовых сигналов без каких-либо дополни-

тельных схем. Структурная схема ИС MSIC показана на рисунке 8.

Совместное использование почти всех схемных блоков для сигналов всех датчиков экономит площадь кристалла и потребляемую мощность. Только элементы ёмкостного и рези-

стивного мостов, преобразующие дифференциальный входной сигнал в унифицированный однофазный сигнал, различны для резистивных и ёмкостных чувствительных элементов. Аналоговый мультиплексор подключает 8 параллельных входов ИС к ёмкостному или резистивному мосту. Упрощённая схема канала, включающая устройство обработки сигнала ёмкостного и резистивного чувствительных элементов и каскад с программируемым усилением, приведена на рисунке 9, где R_{SENSOR} и C_{SENSOR} описывают резистивный и ёмкостный чувствительные элементы, S1B и S1 – неперекрывающиеся комплементарные тактовые сигналы.

Путём передачи заряда выходные сигналы резистивного и ёмкостного мостов согласованы с усилителем с ёмкостной обратной связью, выполняющим преобразование заряда в напряжение. При этом выходное напряжение канала V_{OUT} будет связано с параметрами чувствительных элементов соотношениями [4]

$$C_{\text{SENSOR}} = C_{\text{REF}} + \frac{V_{\text{OUT}} \cdot C_1 \cdot C_3}{V_{\text{DD}} \cdot C_2}, \quad (3)$$

$$R_{\text{SENSOR}} = R_{\text{REF}} \times \left(\frac{1}{\frac{V_{\text{OUT}}}{V_{\text{DD}}} \cdot \frac{C_1 \cdot C_3}{C_2} + \frac{R_1}{R_1 + R_2}} - 1 \right), \quad (4)$$

где C_{REF} – ёмкость опорного внутрикристалльного конденсатора, C_i – ёмкость i -го конденсатора на рисунке 9, V_{DD} – напряжение источника питания, R_{REF} – сопротивление опорного резистора, R_i – сопротивление i -го резистора.

В процессе работы программируемые резисторы R_1 и R_2 грубо подстраиваются таким образом, чтобы уменьшить разность потенциалов между узлами А и В на рисунке 9 и за счёт этого уменьшить величину выходного напряжения канала V_{OUT} до значений, допустимых для выходного каскада.

Для уменьшения погрешности обработки сигналов был предпринят ряд технологических мер, а именно: внутрикристалльные переменные конденсаторы выполнены в виде матрицы базовых конденсаторов малой ёмкости, подключаемых КМОП-ключами для получения требуемого номинала; внутрикристалльные переменные резисторы также выполнены в виде последовательного соединения базо-

Таблица 2. Особенности микросхемы ICS

Наименование параметров	Значение
Количество чувствительных элементов	до 6 ёмкостных и 1 температурный
Количество опорных конденсаторов	3 внутренних (программируемых от 0,15 до 8 пФ), 1 внешний
1 диапазон чувствительности, мВ/фФ	от 0,23 до 22,3
2 диапазон чувствительности, мВ/фФ	от 0,23 до 50,9
3 диапазон чувствительности, мВ/фФ	от 0,47 до 73,5
Разрешающая способность по входной ёмкости, фФ	<1,0
Тактовая частота, кГц	<50,0
Напряжение питания, В	5
Рассеиваемая мощность	<2,2 мВт
Рабочий диапазон встроенного температурного датчика, °С	-20...60
Разрешающая способность встроенного температурного датчика, °С	1,0
Температурный сдвиг постоянного уровня выходного напряжения, приведённый к входной ёмкости, фФ/°С	0,16

вых 400-омных резисторов; для коммутации базовых элементов используются КМОП-ключи с сопротивлением во включённом состоянии около 50 Ом. Хотя технологический разброс параметров базовых элементов приводит к погрешности программирования требуемого номинала, самокалибровка микросхемы существенно повышает точность обработки сигнала.

Изготовленная по КМОП-технологии фирмы IBM микросхема MSIC характеризуется следующими параметрами:

- динамический диапазон предварительного усилителя и каскада усиления соответствует разрешению в 10 разрядов;
- совместно с 6-разрядным диапазоном подстройки элементов резистивного и ёмкостного мостов эквивалентное разрешение интерфейса превышает 16 разрядов;
- возможна обработка сигналов до 8 резистивных (с максимальным сопротивлением 100 кОм) или ёмкостных (с максимальной ёмкостью 32 пФ) чувствительных элементов в любой их комбинации;
- потребляемый ток 300 мкА при напряжении питания 1,8 В;
- размер кристалла составляет 0,53 × 0,75 мм при реализации интерфейса по КМОП-технологии с проектной нормой 0,18 мкм.

Аналого-цифровой интерфейс для датчиков

Микросхема MS-8 является однокристальной реализацией аналого-цифрового интерфейса [5], содержащего канал обработки сигналов ёмкостных чувствительных элементов и датчиков с выходным сигналом в виде напряжения и тока, температурный датчик, аналоговый мультиплексор, 12-разрядный АЦП и 8-разрядный микроконтроллер. Схема, изготовленная по стандартной КМОП-технологии с проектной нормой 0,35 мкм, занимает площадь кристалла, равную 3,8×4,1 мм.

На рисунке 10 приведена структурная схема ИС, на которой выделены аналоговые блоки. Аналоговый мультиплексор выбирает выход одной из буферных схем, соединённых с массивом датчиков с выходным сигналом в виде напряжения (потенциометрические химические датчики [6]), температурного датчика, интерфейса ёмкостного чувствительного элемента или интерфейса амперометрического химического датчика [6].

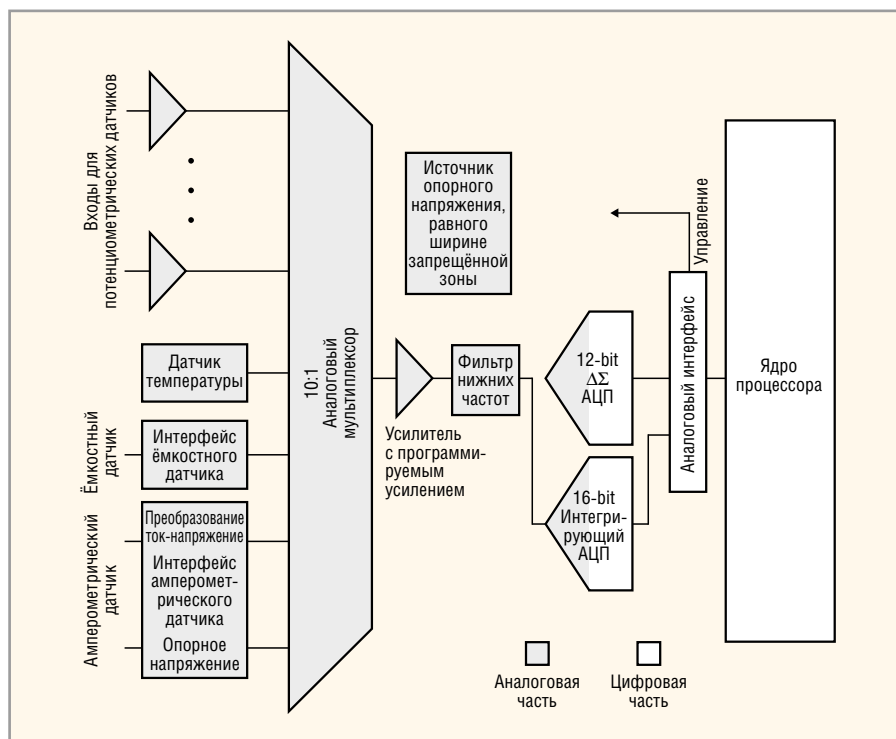


Рис. 10. Структурная схема ИС MS-8

Выбранный канал подключается к PGA с пассивным ФНЧ, выходной сигнал которого поступает на 12-разрядный дельта-сигма и интегрирующий 16-разрядный ЦАП. Последний чувствителен к наводкам, приходящим по подложке от цифровой части кристалла, поэтому в MS-8 он применяется для изучения способов подавления внутрикристалльных наводок. Кроме того, в аналоговую часть входит ИОН.

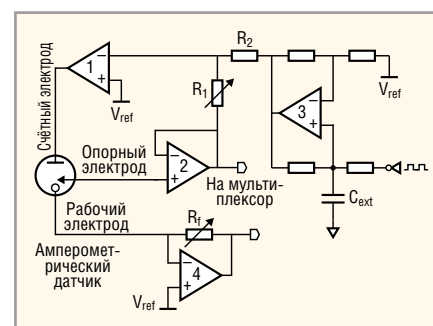


Рис. 11. Упрощённый интерфейс амперометрического датчика (amperometric cell)

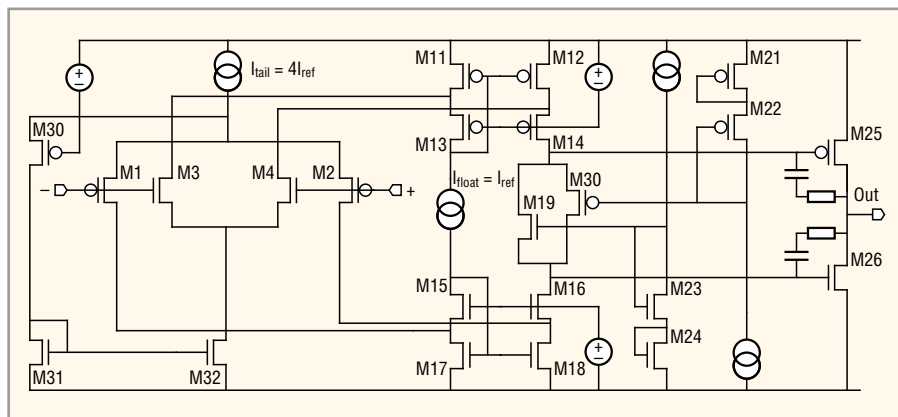


Рис. 12. Упрощённая схема ОУ без цепей смещения. Входные транзисторы (M1–M4) и выходной каскад (M25, M26) работают в режиме слабой инверсии

Интерфейс ёмкостного чувствительного элемента ИС MS-8 идентичен показанному на рисунке 2. Отличие заключается только в схеме ОУ (X_1 на рис. 2) и способе подачи импульсов, перезаряжающих ёмкость чувствительного элемента и опорного конденсатора. ИС допускает использование различных опорных конденсаторов, в том числе внутрикристалльной программируемой матрицы конденсаторов, внешнего конденсатора, комбинации внутренних и внешнего конденсаторов. Ёмкость внутренних конденсаторов программируется в диапазоне от 0,25 до 15 пФ с шагом 0,25 пФ. Для некоторых применений такого диапазона изменения опорного конденсатора недостаточно, поскольку его ёмкость должна быть максимально близкой к ёмкости чувствительного элемента, чтобы обеспечить работоспособность выходного каскада.

Включение амперометрического датчика с выходным токовым сигналом поясняет рисунок 11. Этот датчик обычно имеет три электрода: счётный (counter), опорный (reference) и рабочий (working). Подсхема, состоящая из ОУ, обозначенных 1 и 2, и резисторов R_1 и R_2 , образует стабилизатор напряжения, который через обратную связь поддерживает значение напряжения, приложенного между опорным и счётным электродами, вне зависимости от тока, протекающего через датчик. Простой генератор, включающий ОУ 3 и внешний конденсатор C_{EXT} , формирует треугольное напряжение питания датчика для выполнения циклического считывания вольтамперных характеристик.

Для других типов амперометрических датчиков потребитель может программным путём остановить эти импульсы и подать на датчик внеш-

нее питающее напряжение произвольной формы. Считывание токового сигнала осуществляется с рабочего электрода с помощью трансимпедансного усилителя, осуществляющего преобразование тока в напряжение с коэффициентом преобразования, программируемым изменением сопротивления резистора R_F .

В большой степени параметры аналогового канала определяются характеристиками основного универсального блока – ОУ. Так как в некоторых случаях этот ОУ должен управлять внешней нагрузкой, то он разработан для работы на ёмкостную нагрузку до 200 пФ. Другой особенностью ОУ, показанного на рисунке 12, является сохранение работоспособности при входном и выходном напряжении, близком к напряжению питания [7].

Транзисторы M30–M32 обеспечивают постоянную крутизну входного каскада g_{M1} при изменении входного синфазного сигнала, стабилизируя сумму токов двух дифференциальных каскадов (M1–M4). Стабилизация g_{M1} уменьшает искажения сигнала и упрощает выполнение частотной коррекции с использованием эффекта Миллера без увеличения площади кристалла, занимаемой конденсаторами, и потребляемой мощности. Входные транзисторы (M1–M4) и выходной каскад (M25, M26) работают в режиме слабой инверсии, что позволяет уменьшить уровень шума, приведённого к входу, напряжение смещения и увеличить крутизну входного и выходного каскада при заданном уровне тока. Транзисторы M19–M24 обеспечивают работу выходного каскада в классе АВ для уменьшения потребляемой мощности. Основные параметры ОУ приведены в таблице 3.

Поскольку ОУ должен управлять внешней нагрузкой, то выходной каскад потребляет почти 70% всей мощности и имеет большой запас фазы на частоте единичного усиления при нагрузке 2 кОм||200 пФ. Этот ОУ применён во всех устройствах аналогового канала, но так как ёмкость нагрузки внутри ИС намного меньше, то в будущих изделиях целесообразно применять несколько модификаций ОУ, в том числе с меньшей нагрузочной способностью, но и меньшей потребляемой мощностью и занимаемой площадью кристалла. Основные параметры микросхемы MS-8 приведены в таблице 4.

Таблица 3. Параметры ОУ микросхемы MS-8

Наименование параметра	Значение
Коэффициент усиления на низкой частоте при нагрузке 2 кОм, дБ	90
Напряжение смещения, мВ	0,5
Температурный дрейф напряжения смещения, мкВ/°С	0,7
Коэффициент ослабления синфазного сигнала, дБ	70,0
Частота единичного усиления при нагрузке 2 кОм, зашунтированной конденсатором 200 пФ, МГц	2,5
Запас фазы на частоте единичного усиления при нагрузке 2 кОм 200 пФ, град.	75
Скорость нарастания выходного напряжения, В/мкс	0,7
Спектральная плотность напряжения шума на частоте 1 кГц, нВ/√Гц	35,0
Спектральная плотность напряжения шума на частоте 100 кГц, нВ/√Гц	16,0
Ток потребления, мкА	200

Таблица 4. Особенности микросхемы MS-8

Наименование параметров или блоков	Значение
Количество допустимых датчиков и чувствительных элементов	6 потенциометрических датчиков, 1 ёмкостный чувствительный элемент, 1 датчик с токовым выходом
Число каналов опорных конденсаторов	1 внутренний (программируемый от 0,25 до 15 пФ с шагом 0,25 пФ), 1 внешний, 1 внутренний и внешний
Динамический диапазон аналогового канала, бит	12
Диапазон программирования усиления PGA	от 1 до 61 с шагом 10
Напряжение питания, В	3
Потребляемый ток, мА	16 (0,85 в режиме хранения)

Выводы

Современные специализированные интерфейсы для микроэлектронных систем всё чаще проектируют в виде функционально-завершённых блоков – IP-компонентов. При этом разработчики стремятся сделать IP-компоненты максимально универсальными, занимающими минимальную площадь кристалла, рассеивающими минимальную мощность, допускающими программирование как структуры, так и основных параметров в широком диапазоне значений.

Большинство из рассмотренных выше микроэлектронных интерфейсов выполнено в виде КМОП-схем на переключаемых конденсаторах и предназначено для возбуждения и обработки сигналов резистивных и ёмкостных чувствительных элементов. Аналоговые каналы интерфейсов включают входной мультиплексор, подключающий выбранный чувствительный элемент в плечо моста, усилитель с программируемым усилением, УВХ и АЦП. Для балансировки мостов применяются как внутрикристалльные, так и внешние опорные элементы. Высокое разрешение аналогового канала обеспечивает совместное использование усилителей с широким динамическим диапазоном, многоуровневой установки усиления и многоступенчатой подстройки опорных элементов моста.

Требование к универсальности IP-компонентов часто приводит к ухудшению электрических параметров специализированных интерфейсов. Так, для минимизации площади кристалла и потребляемой мощности в большинстве случаев осуществляют обработку однофазного сигнала, что приводит к росту чувствительности характеристик ИС, к изменению температуры, проникающей радиации и разбросу параметров интегральных элементов, а также повышению уровня синфазных помех и наводок, и делает невозможной обработку сигналов удалённых датчиков.

Изготовление IP-компонентов по наиболее распространённым КМОП-технологиям затрудняет реализацию прецизионных аналоговых устройств [8], а проектирование КМОП-схем на переключаемых конденсаторах осложнено известными недостатками аналоговых устройств этого класса: уменьшением динамического диапазона из-за инжекции заряда в МОП-ключах и необходимостью ограничения спектра входного сигнала для ослабления составляющих, которые отстают по частоте от тактового

сигнала f_{CLK} на величину, равную полосе пропускания аналогового устройства [9]. Кроме «белого» и фликкер-шума, схемы на переключаемых конденсаторах имеют дополнительные составляющие погрешности, в том числе флуктуации напряжения смещения (низкочастотный шум, обратно пропорциональный f_{CLK}) и просачивание тактового сигнала через паразитные элементы, прямо пропорциональное f_{CLK} [9].

Несмотря на указанные особенности, специализированные интерфейсы в виде IP-компонентов использованы в ряде микросенсорных устройств для обработки сигналов локальных датчиков.

ЛИТЕРАТУРА

1. J. Zhang, K. Zhang, Z. Wang, A. Mason. A Universal Micro-Sensor Interface Chip with Network Communication Bus and Highly Programmable Sensor Readout. Circuits and Systems, 2002. MWSCAS-2002. The 2002 45th Midwest Symposium on Date of Conference, 4–7 Aug. 2002, Volume 2, p. 246–249. (http://www.egr.msu.edu/~mason/pubs/umsi_mwscas2002.pdf)
2. A. Mason, N. Yazdi, J. Zhang, Z. Sainudeen. A Modular Sensor Microsystem Utilizing a Universal Interface Circuit. Circuits and Systems, Proceedings of the 2003 International Symposium on Date of Conference, 25–28 May 2003. Volume 3., p. 926–929.
3. N. Yazdi, A. Mason, K. Najafi, K. D. Wise. A generic interface chip for capacitive sensors in low-power multi-parameter Microsystems. Sensors and Actuators 84 (2000), p. 351–361.
4. C. Yang, A. Mason, J. Xi, P. Zhong. Configurable Hardware-Efficient Interface Circuit for Multi-Sensor Microsystems. IEEE SENSORS 2006, October 22–25, 2006, p. 41–44.
5. Keith L. Kraver, Matthew R. Gutbaus, Timothy D. Strong, Peter L. Bird, Geun Sig Cha, Wolfgang Höld, Richard B. Brown. A mixed-signal sensor interface micro-instrument. Sensors and Actuators A91 (2001), p. 266–277.
6. Дж. Фрайден, Современные датчики: Справочник. Техно-сфера, 2005.
7. Ron Hogervors. Johan Huijsing. Design of Low-Voltage, Low-Power Operational Amplifier Cells. Springer, 1996.
8. Абрамов И.И. Проектирование аналоговых микросхем для прецизионных измерительных систем. Минск, 2006.
9. Using the Anadigm FPAA to Interface With Sensors – Technical Considerations. С. 29. (http://www.anadigm.com.com/_apps/PR030600-0033.pdf)

