

ПЛИС Xilinx серии 7

Илья Тарасов (Москва)

В настоящее время компания Xilinx, занимающая чуть более половины рынка FPGA, предлагает микросхемы ПЛИС серии 7, выпускаемые с применением 28-нм норм технологического процесса.

ВВЕДЕНИЕ

Программируемые логические интегральные схемы, появившиеся в середине 1980-х годов, в настоящее время сформировали области применения с характерными подходами к проектированию и особенностями разрабатываемых устройств. Номенклатура микросхем ПЛИС с наиболее развитой и популярной архитектурой FPGA, выпускаемых компаниями Xilinx и Altera, регулярно обновляется на базе актуального технологического процесса.

Программируемые микросхемы с архитектурой FPGA (Field Programmable Gate Array, программируемые пользователем вентильные матрицы) содержат набор конфигурируемых блоков (логических ячеек), образованных базовыми компонентами цифровой логики – логическими элементами и триггерами. Отдельные ячейки соединяются друг с другом с помощью программируемых трассировочных линий, как показано на рисунке 1.

На рисунке 1 видно, что две ячейки массива запрограммированы для выполнения определённой логической функции. Поскольку для реализации всей схемы одной ячейки оказалось недостаточно, её выход был подключён ко входу другой ячейки, для чего были задействованы трассировочные линии FPGA. Чтобы реализовать такую схему, необходимо задать режимы работы отдельных компонентов внутри ячеек, а также активировать цифровые

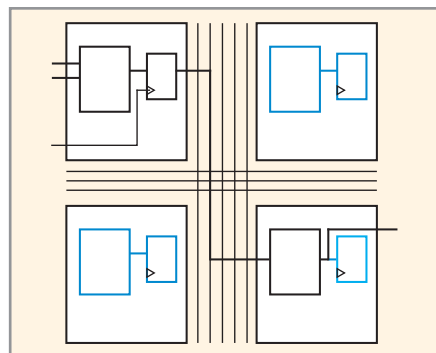


Рис. 1. Фрагмент ПЛИС с архитектурой FPGA

ключи, соединяющие отдельные сегменты трассировочных линий. Настройки компонентов и информация о включенных и выключенных коммутаторах хранится в специальной памяти внутри FPGA. Эта память выполнена по технологии SRAM, поэтому имеет неограниченное число циклов перезаписи, но теряет информацию при отключении питания. Поэтому микросхему FPGA необходимо запрограммировать при включении – передать через специальный интерфейс содержимое файла конфигурации.

На практике программирование ячеек и формирование трассировочных линий выполняется с помощью САПР. Структура файла конфигурации является строго конфиденциальной информацией, и формирование такого файла может быть выполнено только с помощью программных средств производителя ПЛИС.

Проектирование на микросхемах FPGA имеет некоторые особенности. Во-первых, эти ПЛИС подразумевают неоднородность схемы. Это означает, что сложные схемы с неравномерным использованием компонентов необходимо приводить к базовым логическим ячейкам, причём весьма вероятно, что какие-то возможности ячеек останутся незадействованными. Во-вторых, программируемые трассировочные линии имеют большую задержку распространения сигнала по сравнению с металлическими соединениями интегральных микросхем. Поэтому рабочие частоты ПЛИС меньше, чем частоты стандартных цифровых микросхем.

Таким образом, проекты на базе ПЛИС оказываются дороже и медленнее решений на базе стандартных (Standard Product) или специализированных микросхем (ASIC, ASSP). Тем не менее, в процессе развития цифровой микроэлектроники производство ПЛИС демонстрировало устойчивый рост. Это связано с тем, что стоимость подготовки производства интегральных схем постоянно возрастает и, на-

пример, для 32-нм технологического процесса может достигать 200 млн долл. США (по данным 2012 г.). Поэтому разработка специализированной микросхемы оказывается экономически целесообразной только для массового производства, а ПЛИС являются подходящей элементной базой для цифровых устройств с уникальной архитектурой, выпускаемых небольшими партиями.

Другими преимуществами ПЛИС являются возможность реализации параллельных вычислительных структур и достижение высокой степени интеграции компонентов на основе небольших блоков, реализующих простые операции. ПЛИС с архитектурой FPGA традиционно используются в задачах цифровой обработки сигналов, поскольку обеспечивают очень высокие показатели производительности (до 5,8 ТМАС/с). Другим крупным потребителем FPGA являются коммуникационные устройства, прежде всего, магистральное оборудование проводной связи.

ХАРАКТЕРИСТИКИ ПЛИС СЕРИИ 7

Компания Xilinx с 1985 г. выпускает ПЛИС, представляющие основные архитектуры – CPLD (Complex Programmable Logic Device, сложная программируемая логическая схема) и FPGA. С развитием полупроводниковой технологии микросхемы с архитектурой FPGA совершенствовались более активно, так как возможности их масштабирования позволяют создавать кристаллы с миллионами логических ячеек. В настоящее время именно FPGA являются наиболее универсальными и мощными программируемыми микросхемами, позволяющими реализовать широкий спектр цифровых устройств. Микросхемы CPLD в основном используются для замены дискретных цифровых компонентов.

Компания Xilinx, как и большинство разработчиков ПЛИС, не имеет собственного производства, а заказывает изготовление микросхем на стороне. Соответственно, по мере освоения новых технологических процессов мировыми производителями, Xilinx выпускает новое поколение ПЛИС.

В конце 1990-х годов основной линейкой FPGA компании Xilinx была серия XC4000 (семейства XC4000E, XC4000XL и XC4000XLA). Архитектура XC4000 оказалась довольно удачной, однако в ряде проектов возможности стандартной логической ячейки ПЛИС использовались далеко не полностью. Возникла естественная альтернатива: дорогие устройства с максимальной производительностью и полным набором функциональных возможностей и дешёвые ПЛИС, обеспечивающие базовые функции, достаточные для большинства типовых проектов. В результате в номенклатуре изделий компании Xilinx появились различные серии FPGA, соответствующие этим направлениям. Стандартное недорогое решение предоставляла серия Spartan, на смену которой пришли серии Artix (минимальная стоимость) и Kintex (умеренная стоимость при высокой производительности в задачах ЦОС). Наилучшие технические характеристики обеспечивала серия Virtex. На данный момент компания предлагает семейства ПЛИС серии 7 – Artix-7, Kintex-7 и Virtex-7. На рисунке 2 представлено соответствие поколений микросхем FPGA компании Xilinx технологическим процессам.

Отдельной разновидностью микросхем ПЛИС, анонсированных в 2011 г., являются микросхемы класса All Programmable SoC (полностью программируемые системы на кристалле). Начиная с семейства Zynq-7000, они содержат процессорное ядро ARM и матрицу программируемых логических ячеек, аналогичных используемым в семействах Artix или Kintex.

Характеристики современных микросхем FPGA в большой степени определяются дополнительными аппаратными блоками. Довольно часто блоки памяти и аппаратные умножители неэффективны при их реализации с помощью стандартных ячеек, а высокоскоростные приёмопередатчики просто нереализуемы. Поэтому на кристаллах FPGA серии 7 в большом количестве размещены специализированные аппаратные блоки, в их числе:

- блочная память BRAM в виде блоков по 36 Кбит;
- секции ЦОС (DSP48E1) – блоки МАСС, выполняющие умножение 18- и 25-битного операнда с накоплением результата в 48-битном аккумуляторе;
- высокоскоростные последовательные приёмопередатчики;

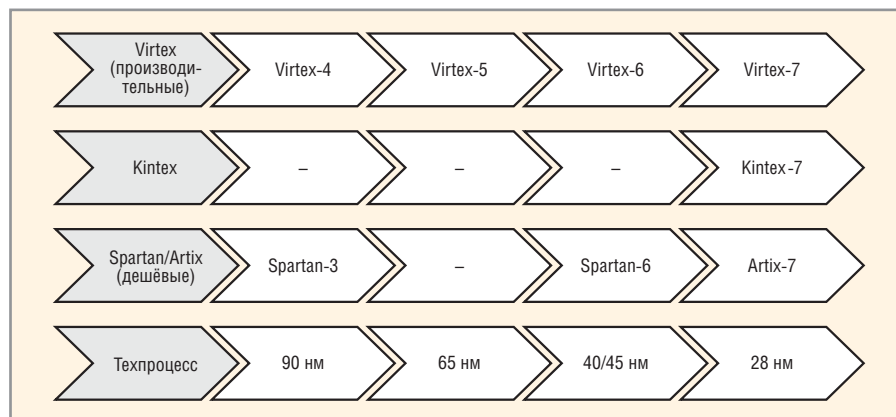


Рис. 2. Диаграмма соответствия поколений микросхем FPGA компании Xilinx технологическим процессам

- контроллеры шины PCI Express;
- блоки XADC (сдвоенные 12-разрядные АЦП).

В таблице 1 приведены сводные характеристики трёх новых семейств [1]. Семейство Zynq 7000 состоит из четырёх микросхем, имеющих процессорную подсистему на основе двухъядерного процессора ARM. Основные характеристики ядра ARM в составе Zynq-7000:

- сдвоенное ядро Cortex-A9 с тактовой частотой 667/773/800/1000 МГц (в зависимости от группы);
- расширения ядра NEON с плавающей точкой одинарной и двойной точности;
- кэш-память первого уровня включает 32 Кб инструкций и 32 Кб данных на каждое ядро;
- разделяемая кэш-память второго уровня 512 Кб;
- поддержка внешней памяти DDR2, DDR3 и LPDDR2;
- 8 каналов ПДП;
- по два порта USB 2.0 (OTG) и трёхрежимного (10/100/1000) Ethernet с ПДП;
- по два порта SD/SDIO с ПДП, UART, CAN 2.0B, I²C и SPI;
- 32-битный порт GPIO;
- шифрование AES и SHA (до 256 бит);

- 54 мультиплексируемых линий памяти и ввода-вывода;
- интерфейсы к программируемым ресурсам: два 32-битных AXI Master, два 32-битных AXI Slave, четыре 64/32-битных AXI 64/32, 64-битный AXI ACP;
- 16 линий прерываний.

Характеристики программируемой логики ПЛИС Zynq 7000 приведены в таблице 2. Микросхемы Zynq-7010 и Zynq-7020 выполнены на базе программируемых ресурсов семейства Artix, а Zynq-7030 и Zynq-7045 – на базе Kintex. Это отражается на пиковой производительности подсистемы цифровой обработки сигналов – в младших ПЛИС тактовая частота блока ниже. Кроме того, в Zynq-7030 и Zynq-7045 отсутствуют блоки PCI Express и высокоскоростные приёмопередатчики.

Несмотря на схожесть языков описания аппаратуры и языков программирования, разработка систем на базе FPGA существенно отличается от проектирования программных продуктов и по сути является сферой деятельности специалистов в области проектирования цифровой электроники. Кроме того, не следует рассматривать микросхемы FPGA как стандартные наборы однотипных базовых компонентов,

Таблица 1. Сводные характеристики семейств микросхем FPGA серии 7 компании Xilinx

| Параметр/максимальное значение | Artix-7 | Kintex-7 | Virtex-7 |
|--|---------|----------|----------|
| Количество логических ячеек, тыс. шт. | 215 | 480 | 1955 |
| Объём блочной памяти, Мб | 13 | 34 | 65 |
| Количество секций ЦОС | 740 | 1920 | 3600 |
| Пиковая производительность цифровой обработки сигналов для фильтров с симметричными коэффициентами, GMAC/c | 930 | 2845 | 5335 |
| Количество приёмопередатчиков | 16 | 32 | 96 |
| Скорость передачи, Гб/с | 6,6 | 12,5 | 28,05 |
| Пиковая пропускная способность приёмопередатчиков, Гб/с | 211 | 800 | 2784 |
| Количество интерфейсов PCI Express | Gen2×4 | Gen2×8 | Gen3×8 |
| Скорость обмена по интерфейсам памяти, Мб/с | 1066 | 2133 | 2133 |
| Число внешних выводов | 500 | 500 | 1200 |

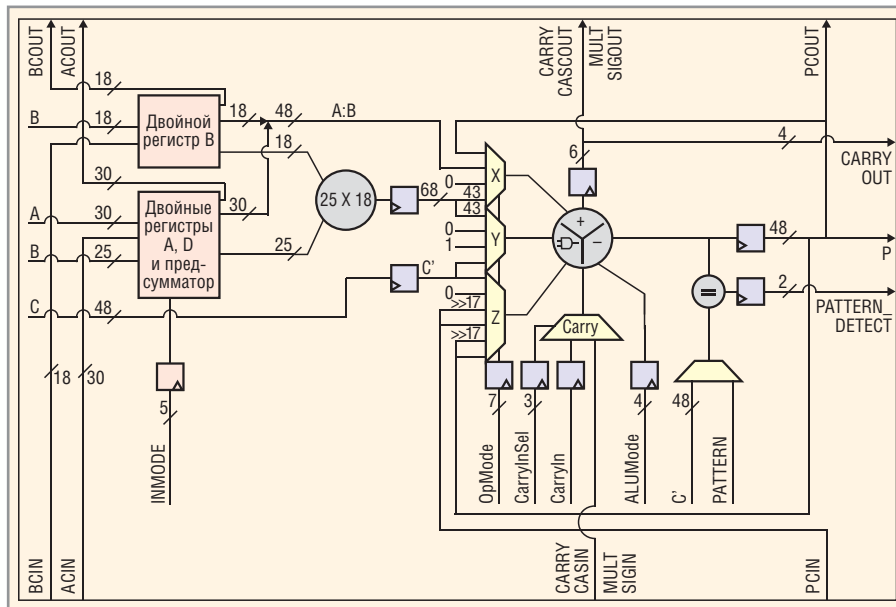


Рис. 3. Блок ЦОС DSP48E1A

поскольку характеристики современных FPGA во многом определяются аппаратными ядрами. На рисунке 3 показана структура блока DSP48E1A, размещённого в FPGA серии 7.

В этом блоке имеется не только аппаратный умножитель, но и 48-разрядный аккумулятор с функциями АЛУ, набор регистров и мультиплексоров и специальный модуль «предварительный сумматор». Дополнительные компоненты упрощают построение многих узлов цифровой обработки сигналов, таких как КИХ- и БИХ-фильтры, ядра БПФ, модули работы с комплексной арифметикой и т.д. Предварительный сумматор позволяет обрабатывать в одном DSP48E1A два отвода КИХ-фильтра с симметричными коэффициентами. Таким образом, разработка эффективных систем цифровой обработки сигналов в определённой степени зависит от квалификации инженера, который должен не только представлять аппаратные возможности применяемой элементной базы, но и в полной мере владеть средствами проектирования ПЛИС.

СФЕРЫ ПРИМЕНЕНИЯ

В настоящее время микросхемы FPGA применяются в ряде областей, в каждой из которых востребован определённый набор их свойств:

- Проводные коммуникации. Традиционным заказчиком FPGA Xilinx является компания Cisco. По данным за 2011 г., примерно 50% продукции Xilinx (в стоимостном выражении) было приобретено именно Cisco. Ключевой особенностью FPGA серии 7, привлекательной для построения проводных коммуникаций, являются аппаратные высокоскоростные приёмопередатчики (до 96 в Virtex-7) с суммарной пропускной способностью до 2,7 Тбайт/с. Это позволяет обеспечить очень высокую плотность компоновки микросхем для магистрального оборудования волоконно-оптической связи следующего поколения;
- Беспроводные коммуникации. Большое число блоков DSP48 позволяет реализовывать базовые станции «программного» радио (Software-

Defined Radio). Возможность перепрограммирования FPGA делает возможной смену конфигурации цифровой части системы в процессе эксплуатации, с реализацией новых протоколов передачи без замены аппаратной части. Микросхемы FPGA достаточно дороги для абонентского оборудования беспроводных сетей, однако получают всё большее распространение в качестве аппаратной платформы базовых станций. Например, существует однокристалльное решение для базовой станции LTE на основе ПЛИС Virtex-6;

- Автомобильная электроника. В автомобильных системах микросхемы FPGA используются в основном в качестве многоканальных устройств мультимедиа, а также в системах класса Driver Assistant, которые не призваны заменить водителя, однако за счёт анализа изображения с внешних видеокамер в реальном времени способны обнаруживать и распознавать дорожные знаки, быстро приближающиеся объекты, препятствия и т.п. Для таких задач требуется большая производительность подсистемы цифровой обработки сигналов, которая обеспечивается независимыми блоками DSP48;
- ISM (Industrial/Scientific/Medical) – системы обработки данных и управления в промышленности, науке и медицине, для которых нехарактерна оптимизация электронного оборудования по стоимости. Небольшие партии изделий и изменяющиеся требования в процессе разработки делают предпочтительным применение элементной базы, которая обеспечивает запас ресурсов, продлевающих жизненный цикл изделия. Здесь стоимость прочего оборудования может существенно превышать стоимость ПЛИС, и естественным стремлением разработчика является применение наиболее мощной аппаратной платформы из доступных;
- Потребительская электроника. Несмотря на достаточно высокую степень унификации задач, решаемых в потребительской электронике, и большие тиражи изделий (что даёт возможность использовать более дешёвые ASIC/ASSP), ПЛИС находят применение в устройствах класса hi-end, например в профессиональных видеокамерах, плоскочелю-

Таблица 2. Состав семейства Zynq-7000

| ПЛИС | Z-7010 | Z-7020 | Z-7030 | Z-7045 |
|---|---|--------------|---------------|---------------|
| Количество программируемых логических ячеек (вентилей ASIC) | 28 K (430 K) | 85 K (1,3 M) | 125 K (1,9 M) | 350 K (3,5 M) |
| Количество блоков памяти (по 36 Кб) | 60 | 140 | 265 | 545 |
| Количество секций ЦОС (18x25 МАСС) | 80 | 220 | 400 | 900 |
| Пиковая производительность ЦОС для КИХ с симметричными отводами, GMAC/c | 100 | 276 | 593 | 1334 |
| Количество блоков PCI Express | – | – | Gen2 x4 | Gen2 x8 |
| АЦП | 2x12 бит, 1 Мвыборок/с, 17 дифф. входов | | | |
| Шифрование | AES и SHA, 256 бит | | | |
| Количество блоков ввода-вывода 3,3/1,8 В | 100/– | 195/– | 100/150 | 200/150 |
| Количество высокоскоростных приёмопередатчиков | – | – | 4 | 12 |

ных дисплеях и устройствах видеонаблюдения. Кроме высокой производительности подсистемы цифровой обработки данных, микросхемы FPGA обеспечивают минимизацию габаритов устройства за счёт высокой степени интеграции компонентов электронной системы. Кроме обработки видео, на кристалле FPGA размещают высокоскоростные интерфейсы на базе приёмопередатчиков (HDMI, Display Link, Ethernet, FireWire и пр.), для чего в противном случае потребовались бы отдельные микросхемы. Такие системы часто работают под управлением софтверного процессора (т.е. процессора, создаваемого путём конфигурирования части ПЛИС) MicroBlaze, возможностей которого достаточно для интеграции компонентов и обеспечения взаимодействия с пользователем. Выпуск All Programmable SOC Zynq7000 с аппаратным двухъядерным ARM CortexA9 открывает новые возможности построения устройств потребительской электроники, поскольку конфигурируемая часть таких микросхем может быть использована в качестве аппаратного ускорителя для

широко распространённого и известного потребителям ARM;

- Суперкомпьютеры и центры обработки данных. Использование FPGA высокой степени интеграции в качестве аппаратной платформы суперкомпьютеров имеет большое преимущество в части достижения очень высоких показателей производительности в пределах одного кристалла, однако существенным препятствием на пути широкого использования такого подхода является высокий порог вхождения в технологию. Суперкомпьютер на базе FPGA не может быть запрограммирован подобно системам на базе x86/64, поскольку его возможности в полной мере раскрываются при создании специализированных вычислительных узлов с применением языков описания аппаратуры. В [2] приведены примеры реализации элементной базы суперкомпьютерных систем, демонстрирующие очень высокий потенциал FPGA в подобных наукоёмких задачах;
- Прототипирование микросхем. Разработка прототипов СБИС является традиционным применением FPGA.

Для FPGA высокой степени интеграции последних поколений часто приводятся эквивалентные ёмкости в «ASIC-вентильях» (плотность компоновки проекта на базе FPGA обычно меньше за счёт того, что не все элементы программируемых ячеек задействованы в конечном продукте).

ЗАКЛЮЧЕНИЕ

Микросхемы FPGA серии 7 компании Xilinx поддерживают тенденции постоянного увеличения логической ёмкости микросхем, повышения общей производительности, степени интеграции и расширения функциональных возможностей. Гибкость этой элементной базы представляет определённый интерес при разработке сложной, наукоёмкой продукции, обеспечивая программные и аппаратные решения при умеренных материальных затратах. Однако эффективная разработка на базе ПЛИС возможна только при высокой квалификации специалистов.

ЛИТЕРАТУРА

1. <http://www.xilinx.com>.
2. <http://fpga.parallel.ru/family.html>.

